

სიგნალით დაკავშირდი ბიურული ციფრული არხის შეცდომების კონტროლის მოწყობილობის დამუშავება

გურამ მურჯინელი, ვიქტორ ნანობაშვილი, იური მოღებაძე,

ლევან ლაზარიგაშვილი

საქართველოს ტექნიკური უნივერსიტეტი

რეზიუმე

ბინარული ციფრული არხებით ხდება უმარტივესი სახაზო სიგნალების გადაცემა, რომელთაც საწყისი ორობითი კოდის ფორმა აქვთ. ამ კოდებს სიჭარბე არ გააჩნიათ, რის გამოც შეუძლებელია მათი საშუალებით არხის მუშაობის ხარისხის კონტროლი. მოცემულ სამუშაოში განხილულია სისტემა, რომელშიც არხის შემოწმება ხდება საინფორმაციო სიგნალის გადაცემისას მასში წინასწარ სიჭარბის შეტანის შემდეგ. განსხვავებით არსებული სისტემებისაგან, განხილული მოწყობილობა იძლევა არხში საინფორმაციო სიგნალის გადაცემის არა მთელი სეანსის განმავლობაში შემოწმების საშუალებას, არამედ გარკვეულად შერჩეულ დროით ინტერვალებში.

საკანონი სიტყვები: ბინარული კოდი. ციფრული არხი. სახაზო სიგნალი. ინფორმაციის სიჭარბე. შეცდომა არხში. არხის კონტროლი.

1. შესავალი

ბინარულ ციფრულ არხში ინფორმაციის გადაცემა ხორციელდება საწყისი ორობითი კოდის სახით (სახაზო კოდირების გარეშე). ამ ტიპის გადაცემული ციფრული ინფორმაცია სახაზო სიგნალების უმარტივესი სახეა, სადაც ყოველ “1” სიმბოლოს შესაბამება T ხანგრძლივობის იმპულსი, ხოლო “0”-ს იგივე ხანგრძლივობის პაუზა. ამ კოდირებას აბსოლიტური ეწოდება და აღინიშნება L სიმბოლოთი, ხოლო თვით კოდი – NRZ-L (“კოდი ნულისკენ დაბრუნების გარეშე”) [1,2,3,4].

ასეთ კოდებს დადგებით მხარეებთან ერთად გააჩნიათ აგრეთვე ნაკლოვანებები. კერძოდ, არ აქვთ სიჭარბე, რის გამოც შეუძლებელია მათი საშუალებით არხის მუშაობის კონტროლი (შეცდომების აღმოჩენა).

ამ კოდების გამოყენებისას არხების კონტროლი შესაძლებელია განვახორციელოდ ორი მეთოდით. ერთ შემთხვევაში კაშირი უნდა გაეწყიოს (არ გადაცემ საინფორმაციო სიგნალი) და არხი შევამოწმოთ საცდელი სიგნალებით (არხის გამორთული მდგრადი მდგრადი) [1,5,6,7], ხოლო მეორეში კი საინფორმაციო ორობით კოდში შევიტნოთ სიჭარბე და მისი საშუალებით მოგახდინოთ არხის შემოწმება (არხის ჩართული მდგრადი) [1,4,8,9].

არხის გამორთულ მდგრადი მდგრადი გვეძლევა მიმღებში ერთმანეთს შევადაროთ გადამცემისა და მიმღების მიერ ფორმირებული ერთმანეთის მიმართ სინქრონიზებული ერთი და ივივე ტესტური მიმღევრობები და აღმოგაჩინოთ (აღვრიცხოთ) ბიტური შეცდომები. ხოლო არხის შემოწმება გამოურთველად დამყარებულია ბიტური შეცდომების იდენტიფიკაციაზე გადაცემულ გარკვეულ ბლოკში (ერთ ან რამოდენიმე საინფორმაციო სიმბოლოში), მაგრამ ამ შემთხვევაში გაზიმვის ობიექტური სიზუსტე შეზღუდულია ბლოკის ზომებით. ჩვეულებრივ, ორი შეცდომა ბლოკში იდენტიფიცირდება, როგორც ერთი. მაგრამ ამ მეთოდის ღირსებამ, რომ არხის გამორთვა არა საჭირო, განაპირობა მისი ფართო გავრცელება.

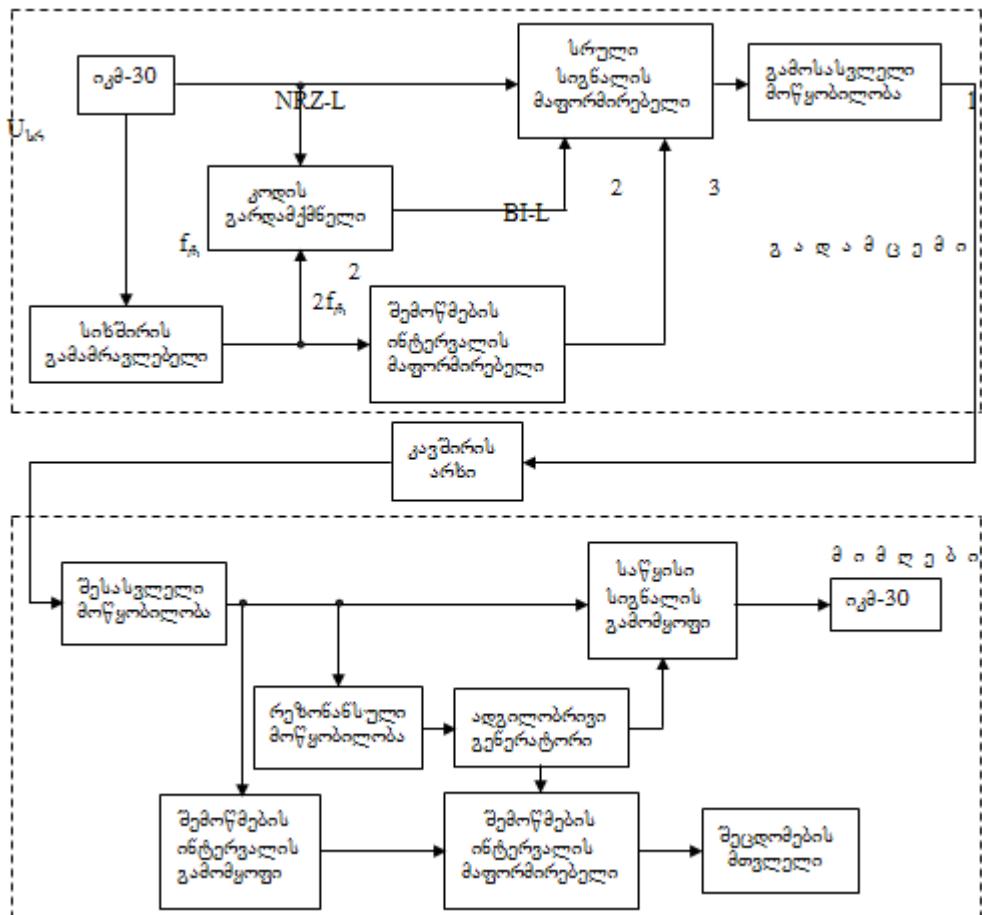
2. ძირითადი ნაწილი

განსახილველი შემოწმების სისტემა განკუთვნილია ბინარული ციფრული სისტემების (მაგალითად იგ-30-ის) ჩართული კავშირის არხის შემოწმებისათვის. განსხვავებით არსებული სისტემებისგან [1,2,3,8,9], შემოწმების მოწყობილობა მუშაობს გადაცემის არა მთელი სეანსის განმავლობაში, არამედ შერჩეულ დროით ინტერვალებში.

პირველ სახაზზე ნაჩვენებია განსახილველი მოწყობილობის სტრუქტურული სქემა, რომელიც შედგება გადამცემის, კავშირის არხისა და მიმღებისაგან. მისი მუშაობის პრინციპის ასახსნელად შეძლება ვისარგებლოთ მე-2 სახაზზე მოცემული დროითი დიაგრამებით. როდესაც არხის შემოწმება არ ხდება, საინფორმაციო სიგნალის გადასაცემად გამოიყენება სიჭარბის არმქონე NRZ-L კოდი (ნახ.2-გ), ხოლო არხის შემოწმების დროით ინტერვალში კი ხდება როგორც საინფორმაციო სიგნალის გადაცემა, ისე არხის შემოწმება სიჭარბის მქონე ე.წ. 1B2B ტიპის BI-L კოდის საშუალებით (ნახ.2-დ). ამ კოდში საწყისი ორობითი მიმღევრობის სიმბოლოები “0” და “1” შესაბამისად იცვლება სახაზო სიგნალის “01” და “10” ბლოკებით [2,3,4]. ამგვარად, კავშირის არხში უნდა გადაცემ სრული საინფორმაციო სიგნალი, რომელიც NRZ და BI-L კოდების შესაბამისი სიგნალების ერთობლიობაა (ნახ.2-ზ).

განსახილველი მოწყობილობის გადამცემის მართვა ხდება იგ-30-ის მიერ გამომუშავებული ტაქტური (f_ტ, ნახ.2-ბ) სიხშირის იმპულსთა მიმღევრობით, რომელიც მიეწოდება სიხშირის გამამრავლებელს ორზე. მის გამოსასვლელზე მიღებული f_ტ-ს მიმართ სინქრონული 2f_ტ (ნახ.2-ა) იმპულსების მიმღევრობა მიეწოდება შემოწმების ინტერვალის მაფორმირებელს და მის გამოსასვლელზე მიიღება შემოწმების ინტერვალის იმპულსები (ნახ.2-ე). 2f_ტ იმპულსები მიეწოდება აგრეთვე კოდის გარდამქნელის მე-2

შესასვლელს, ხოლო მის პირველ შესასვლელს კი იქმ-30-ის გამოსასვლელიდან NRZ-L კოდის შესაბამისი ციფრული საიგნალი სიგნალი. შეღებად, გარდამქნელის გამოსასვლელზე მივიღებთ BI-L კოდის შესაბამის სიგნალს (ნახ.2-დ). აქედან მიღებული სიგნალი მიემართება სრული სიგნალის მაფორმირებლის მე-2 შესასვლელისაკენ. სრული სიგნალის მაფორმირებლის პირველ შესასვლელს კი მიეწოდება NRZ-L კოდის შესაბამისი სიგნალი. სრული სიგნალის მაფორმირებლის მართვა ხდება შემოწმების ინტერვალის იმპულსებით, რომელიც მიეწოდება მის მე-3 შესასვლელს, შესაბამისად, სრული სიგნალის მაფორმირებლის გამოსასვლელზე ვლებულობთ გაერთიანებულ სიგნალს (ნახ.2-ზ), რომელიც გამოსასვლელი მოწყობილობის გავლით გადაეცემა კაგვირის არჩეს. შემოწმების ინტერვალის მაფორმირებელში გათვალისწინებულია სხვადასხვა ხანგრძლიობის შემოწმების დროითი ინტერვალების ფორმირება. როდესაც ამ მაფორმირებლის გამოსასვლელზე იმპულსები არ გამომუშავდება, მაშინ არ მოხდება BI-L კოდის ფორმირება და სრული სიგნალის მაფორმირებლის გამოსასვლელზე გვექნება მხოლოდ საწყისი (NRZ-L კოდის შესაბამისი) საიგნორმაციო სიგნალი, რომლის დროსაც არჩეს შემოწმება არ ხდება.

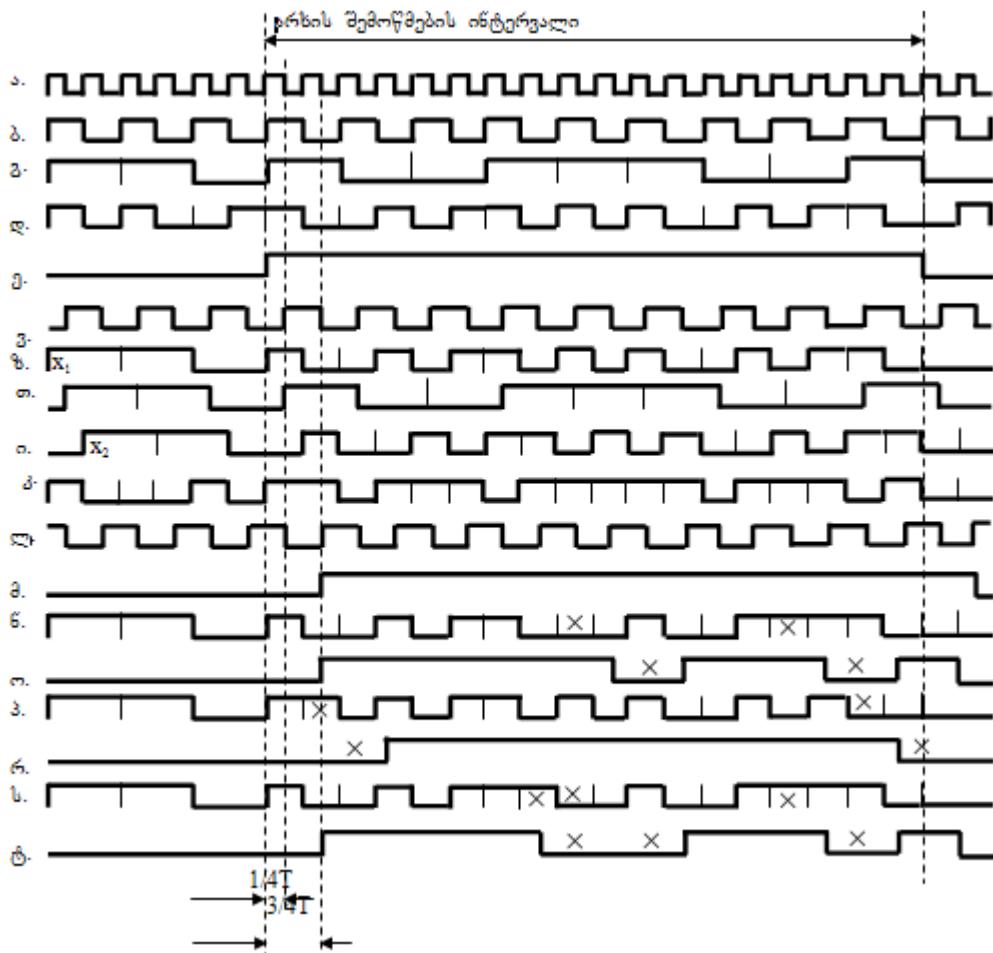


ნახ.1 შეცდომების კონტროლის მოწყობილობის სტრუქტურული სქემა

მოწყობილობის მიმღებ ნაწილში ხდება სრული ციფრული სიგნალიდან შემოწმების დროით ინტერვალში მოთავსებული BI-L კოდის შესაბამისი სიგნალის გამოყოფა და შემდეგ ამ ინტერვალში მოხვედრილი შეცდომების აღრიცხვა.

თავდაპირველად, არჩეს გამოსასვლელიდან სრული სიგნალი (ნახ.2-ზ) მიეწოდება შემავალ მოწყობილობას, ხოლო მისი გამოსასვლელიდან რეზონანსულ მოწყობილობასა და საწყისი ციფრული სიგნალის გამოყოფის სქემას.

სრული სიგნალიდან, რომელიც წარმოადგენს ტაქტური და ორმაგი ტაქტური იმპულსების ერთობლიობას, უნდა გამოცალკევდეს ერთიანი სატაქტო მასინქრონიზებელი იმპულსები. ეს შეძლება განხორციელდეს რეზონანსული მოწყობილობით, რომელიც აწყობილი იქნება ორმაგ ტაქტურ სისშირეზე და მის შესასვლელზე ტაქტური იმპულსების მიწოდებისას გამოყოფს მეორე პარმონიკას, ხოლო ორმაგი ტაქტური სისშირის მიწოდებისას პირველ პარმონიკას. მიღებული 2f_g სისშირის იმპულსების მიმდევრობა მიეწოდება ადგილობრივ გენერატორს და სინქრონიზაციას უკეთებს მას.



ნახ.2. შეცდომების კონტროლის მოწყობილობის მუშაობის
დროითი დაგრამები

საწყისი ციფრული სიგნალის გამოყოფის სქემა წარმოადგენს ტრიგერს თვლის რეჟიმში. ამ ტრიგერის მართვა ხდება ადგილობრივი გენერატორის მიერ გამომუშავებული ტაქტური (f_t) სიხშირის იმპულსებით, რომელიც საწყისი ტაქტური იმპულსების მიმართ დაძრულია $1/4$ ტაქტით (ნახ.2-3). ამ მოწყობილობის გამოსასვლელზე მიღებული სიგნალი მიეწოდება იქ-30-ის მიმღებ ნაწილს. სრული სიგნალი მიეწოდება აგრეთვე შემოწმების ინტერვალის გამოყოფის მოწყობილობას. მასში წინასწარ ხდება სრული სიგნალის ნახევარი ტაქტით დაძრა, ხოლო შემდეგ სრული - x_1 (ნახ.2-8) და ნახევარი ტაქტით დაძრული - x_2 (ნახ.2-9) სიგნალები მიეწოდება სქემას, რომელიც მუშაობს ალგორითმით $x_1 \cdot x_2 + x_1 \cdot x_2$. შედეგად, მის გამოსასვლელზე მიიღება ნახ.2-კ -ზე ნაჩვენები იმპულსთა მატდევრობა. შემდეგ ეს მიმღევრობა მიეწოდება შემოწმების ინტერვალის მაფორმირებელს, რომელიც წარმოადგენს ტრიგერს თვლის რეჟიმში (საწყისი ციფრული სიგნალის გამოყოფის ანალოგიურად). ამ ტრიგერის მართვა ხდება ადგილობრივი გენერატორიდან მიწოდებული ტაქტური - f_t იმპულსებით, რომელიც საწყისი სატაქტო იმპულსების მიმართ დაძრულია $3/4$ ტაქტით (ნახ.2-ლ). შესაბამისად, ტრიგერის გამოსასვლელზე ვლებულობთ ნახ.2-მ - ზე ნაჩვენებ შემოწმების ინტერვალის იმპულსები.

თუ არხში შეცდომები არ გვაქვს, ნახ.2-კ -ზე მოცემული შემოწმების ინტერვალი იქნება უწყვეტი. როდესაც არხში ადგილი აქვს ერთეულოვანი შეცდომებს („1”-ის მაგივრად „0” და პირიქით), რაც ნახ.2-ნ - ზე ჯვრებითაა მონიშნული, შეცდომების ინტერვალის გამოსასვლელზე ფორმირებულ სიგნალს ექნება „ჩავარდნები” (ნულოვანი მნიშვნელობები) ტაქტის ხანგრძლივობით. ისინი ნახ.2-ის მომდევნო დაგრამებზე ასევე ჯვრებითაა მონიშნული, რომელთა რაოდენობა შეესაბამება შეცდომების რაოდენობას. მათი აღრიცხვა ხდება შეცდომების მთვლელით. შეცდომების ალბათობის განსაზღვრის მიზნით მთვლელს აგრეთვე მიეწოდება შემოწმების ინტერვალის შესაბამისი სატაქტო იმპულსების რაოდენობა.

უნდა გავთვალისწინოთ, რომ, როგორც ნახ.2-ო დან ჩანს, მთვლელი აფიქსირებს ერთ ზედმეტ შეცდომას (ორის მაგივრად ხდება სამის ფიქსირება).

შხედველობაშია აგრძოვე მისაღები, რომ თუ შეცდომა დაემთხვა შემოწმების ინტერვალის დასწყისა და დამთავრებას (ნახ.2-პ), მაშინ მისი ფიქსირება არ მოხდება (ნახ.2-რ), მაგრამ ეს შემოწმების ხარისხზე არ იმოქმედდეს, რადგან შემოწმების ინტერვალი ბევრად აღემატება ცალკეული შეცდომების ხანგრძლიობას.

არსებითია ასევე, რომ მოწყობილობა განკუთვნილია მხოლოდ ერთეულოვანი შეცდომების დასაფიქსირებლად, ვინაიდან 2 ან 2-ზე მეტი მეზობელი შეცდომიდან მოვლელი რეაგირებას მოახდენს მხოლოდ ერთზე. (ნახ.2-ს, ტ).

3. ଲାକ୍ଷଣ୍ୟବିଦୀ

ამგვარად, განხილული შეცდომების კონტროლის მოწყობილობა შეიძლება გამოყიფენოთ ბინარული ციფრული არხების შესამოწმებლად მათში საინფორმაციო სიგნალის გადაცემასთან ერთდროულად წინასწარ სიჭარბის შეტანის საშუალებით. მაგრამ, განსხვავებით არსებული სისტემებისაგან, განხილული მოწყობილობის იძლევა საშუალებას შემოწმება განვიხილოთ ცილინდრულო არხში საინფორმაციო სიგნალის გადაცემის არამატერიალური დროით ინტერვალებში.

ლიტერატურა:

1. , 1999
 2. ნანობაშვილი ვ. ბოჭეოვან-ოპტიკური ტელეკომუნიკაცია. სტუ, თბილისი. 2009
 3. ნანობაშვილი ვ. ტელეკომუნიკაციის სახაზო სიგნალების სინქრონიზება. სტუ, თბილისი. 2009
 4. , 1987
 5. , 1970
 6.
 - , 1965
 7.
 - 1964, 9
 8. , Georgian Engineering News. 1,2007
 9. მურჯიგნელი გ., მოდგაძე ი., ხარიტანაშვილი თ. საინფორმაციო სიგნალით დაკავებული მონაცემთა გადაცემის არხის ავტომატური კონტროლის მოწყობილობის დამუშავება. სტუ შრ. “მართვის ავტომატიზებული სისტემები”, №1(8). თბილისი 2010.

SIGNAL BOUND BINARY DIGITAL CHANNEL MALFUNCTIONING CONTROL DEVICE DEVELOPMENT

Murjikneli G., Nanobashvili V., Modebadze I.,
Lazarikashvili I.

Summary

The binary digital channels transfer the simplest signals having the primitive binary code nature. These codes are not complex enough to control channel functioning quality. In this work we demonstrate the system where the channel is being inspected through the information signal transfer, in which the necessary complexity is introduced in advance. In contrast with the existing systems, presented device does not need the entire signal transfer duration but only chosen interval to inspect the channel.